

## PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-201742

(43)Date of publication of application : 27.07.2001

(51)Int.Cl.

G02F 1/1335

G02F 1/1368

G09F 9/00

**BEST AVAILABLE COPY**

(21)Application number : 2000-013216

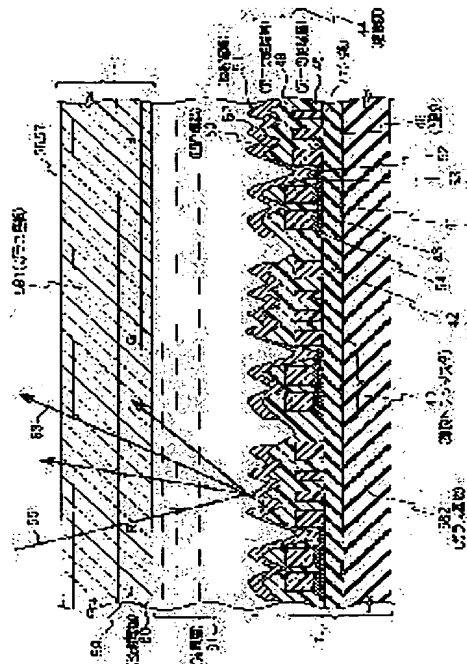
(71)Applicant : NEC CORP

(22)Date of filing : 21.01.2000

(72)Inventor : KANO HIROSHI  
YAMAGUCHI YUICHI  
SUZUKI TERUAKI  
YOSHIKAWA SHUKEN**(54) REFLECTIVE LIQUID CRYSTAL DISPLAY DEVICE AND ITS MANUFACTURING METHOD****(57)Abstract:**

**PROBLEM TO BE SOLVED:** To prevent a projecting part forming a base of a projecting and recessing structure of a reflection electrode from being peeled.

**SOLUTION:** The reflective liquid crystal display device is provided with glass substrates 581, 582, a transparent electrode 60 arranged on the glass substrate 581, an insulation film 44 arranged on the glass substrate 582 and with the projecting and recessing structure 50 formed on the surface, a reflection electrode 51 arranged on the insulation film 44 and a liquid crystal layer 61 held between the transparent electrode 60 side and the reflection electrode 51 side. The insulation film 44 is provided with a first insulation layer 45 comprising many recessing parts 48 with their circumferences surrounded by projecting parts 47, isolated and irregularly arranged and a second insulation layer 49 covering the whole of the insulation layer 45. Because the projecting parts 47 are networked as a whole, even when the adhesive strength with the base is partially weakened the surrounding projecting parts 47 support the part having weakened adhesive strength.

**LEGAL STATUS**

[Date of request for examination] 12.12.2000

[Date of sending the examiner's decision of rejection] 06.08.2002

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 3626652

[Date of registration] 10.12.2004  
[Number of appeal against examiner's decision of rejection] 2002-17100  
[Date of requesting appeal against examiner's decision of rejection] 05.09.2002  
[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(11)特許出願公開番号

特開2001-201742

(P2001-201742A)

(43)公開日 平成13年7月27日(2001.7.27)

(51) Int.Cl. <sup>7</sup>		識別記号	F I	テーマコード <sup>8</sup> (参考)	
G 0 2 F	1/1335	5 2 0	C 0 2 F	1/1335	5 2 0 2 H 0 9 1
	1/1368		C 0 9 F	9/00	3 3 5 Z 2 H 0 9 2
G 0 9 F	9/00	3 3 5			3 4 6 A 5 G 4 3 5
		3 4 6	G 0 2 F	1/136	5 0 0

審査請求 有 請求項の数13 O L (全 17 頁)

(21)出願番号 特願2000-13216(P2000-13216)

(22) 出願日 平成12年1月21日(2000.1.21)

(71)出願人 000004237

日本電気株式会社

東京都港区芝五丁目7番1号

(72)発明者 加納 博司

東京都港区芝五丁目7番1号 日本電気株式会社内

(72)発明者 山口 裕一

東京都港区芝五丁目7番1号 日本電気株  
式会社内

(74) 代理人 100079164

弁理士 高橋 勇

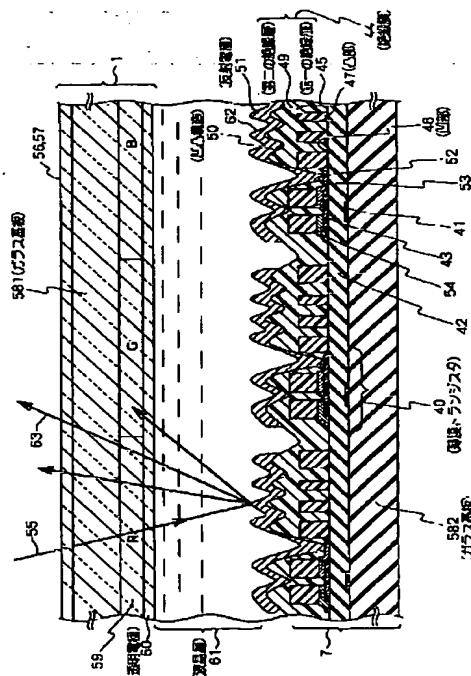
**最終頁に続く**

(54) 【発明の名称】 反射型液晶表示装置及びその製造方法

(57) 【要約】

【課題】 反射電極の凹凸構造のベースとなる凸部の剥れを防止する。

【解決手段】 本発明の反射型液晶表示装置は、ガラス基板５８１、５８２と、ガラス基板５８１上に設けられた透明電極６０と、ガラス基板５８２上に設けられるとともに表面に凹凸構造５０が形成された絶縁膜４４と、絶縁膜４４上に設けられた反射電極５１と、透明電極６０側と反射電極５１側とで挟み込まれた液晶層６１とを備えたものである。絶縁膜４４は、周囲を凸部４７によって囲まれて孤立した多数の凹部４６が不規則に配置された第一の絶縁層４５と、絶縁層４５の全体を覆う第二の絶縁層４９とを備えている。凸部４７は全体が網状に繋がっているため、部分的に下地との密着力が弱まっても、その部分は周囲の凸部４７によって支持される。



## 【特許請求の範囲】

【請求項1】 透明な第一の基板と、この第一の基板上に設けられた透明電極と、第二の基板と、この第二の基板上に設けられるとともに表面に凹凸構造が形成された絶縁膜と、この絶縁膜上に前記凹凸構造を反映させた形状で設けられた反射電極と、前記第一の基板の前記透明電極側と前記第二の基板の前記反射電極側とで挟み込まれた液晶層とを備えた反射型液晶表示装置において、前記絶縁膜は、周囲を凸部によって囲まれて孤立した多数の凹部が不規則に配置された第一の絶縁層と、この第一の絶縁層の全体を覆う第二の絶縁層とを備えた、ことを特徴とする反射型液晶表示装置。

【請求項2】 前記凹部は、不規則に配置された多数の線状の凸部によって囲まれた部分からなる、請求項1記載の反射型液晶表示装置。

【請求項3】 前記凹凸構造は1画素単位又は2以上の画素単位の不規則な凹凸形状の繰り返しからなる、請求項1又は2記載の反射型液晶表示装置。

【請求項4】 前記凹部及び前記凸部は、溶融により形成された滑らかな断面形状を有する、請求項1、2又は3記載の反射型液晶表示装置。

【請求項5】 前記第二の基板上に液晶駆動用のスイッチング素子が設けられ、前記絶縁膜が前記スイッチング素子の保護膜を兼ねた、請求項1、2、3又は4記載の反射型液晶表示装置。

【請求項6】 前記第一及び第二の絶縁層のいずれか一方又は両方が、前記スイッチング素子のドレイン配線及びゲート配線のいずれか一方又は両方を覆った、請求項5記載の反射型液晶表示装置。

【請求項7】 前記第一及び第二の絶縁層のいずれか一方又は両方が光吸収性を有する、請求項1、2、3、4、5又は6記載の反射型液晶表示装置。

【請求項8】 前記第二の基板上に液晶駆動用のスイッチング素子が設けられ、このスイッチング素子と前記反射電極とを電気的に接続するためのコンタクトホールが前記絶縁膜に形成されている、請求項1、2、3、4、5、6又は7記載の反射型液晶表示装置。

【請求項9】 前記第一の絶縁層は感光性能を有する有機樹脂又は無機樹脂からなる、請求項1、2、3、4、5、6、7又は8記載の反射型液晶表示装置。

【請求項10】 前記第二の絶縁層は感光性能を有する有機樹脂又は無機樹脂からなる、請求項1、2、3、4、5、6、7、8又は9記載の反射型液晶表示装置。

【請求項11】 請求項1、2、3、4、5、6、7、8、9又は10記載の反射型液晶表示装置における前記凹凸構造を形成する方法であって、

前記第一の絶縁層を形成する工程と、前記第一の絶縁層上にレジストパターンを形成するフォトリソ工程と、前記第一の絶縁層にエッチングを行う工程と、前記第一の絶縁層上に残ったレジスト膜を剥離する工程と、エッチング後の前記第一の絶縁層を熱処理によりメルトさせることにより前記凹凸構造を滑らかにする工程と、メルト後の前記第一の絶縁層上に前記第二の絶縁層を形成する工程とを備えた、

反射型液晶表示装置の製造方法。

【請求項12】 請求項1、2、3、4、5、6、7、8、9又は10記載の反射型液晶表示装置における前記凹凸構造を形成する方法であって、感光性能を有する有機系絶縁材料又は無機系絶縁材料を用いて前記第一の絶縁層を形成する工程と、前記第一の絶縁層に凹凸パターンを形成するための露光工程と、前記第一の絶縁層にエッチング現像を行う現像工程と、エッチング現像後の前記第一の絶縁層を熱処理によりメルトさせることにより前記凹凸構造を滑らかにするメルト工程と、メルト後の前記第一の絶縁層上に前記第二の絶縁層を形成する工程とを備えた、

反射型液晶表示装置の製造方法。

【請求項13】 請求項8記載の反射型液晶表示装置における前記コンタクトホールを形成する方法であって、感光性能を有する有機系絶縁材料又は無機系絶縁材料を用いて前記第二の絶縁層を形成する工程と、前記コンタクトホールを前記第二の絶縁層に形成するためのパターンを形成する露光工程と、前記第二の絶縁層に対してエッチング現像を行うことにより前記コンタクトホールを形成する現像工程とを備えた、

反射型液晶表示装置の製造方法。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】本発明は、外部から液晶層を透過してきた光を再び外部へ反射する反射板を有する反射型液晶表示装置、及びその製造方法に関する。

## 【0002】

【従来の技術】反射型液晶表示装置は、透過型液晶表示装置よりも低消費電力化、薄型化、軽量化が達成できるため、主に携帯端末用として利用されている。その理由は、外部から入射した光を装置内部の反射板で反射させることにより表示光源として利用できるので、バックライトが不要になるからである。

【0003】現在の反射型液晶表示装置の基本構造は、TN（ツイステッドネマティック）方式、一枚偏光板方式、STN（スーパーツイステッドネマティック）方式、GH（ゲストホスト）方式、PDLC（高分子分散）方式、コレステリック方式等を用いた液晶と、これを駆動するためのスイッチング素子と、液晶セル内部又は外部に設けた反射板とから構成されている。これらの一般的な反射型液晶表示装置は、薄膜トランジスタ（T

FT)又は金属/絶縁膜/金属構造ダイオード(MIM)をスイッチング素子として用いて高精細及び高画質を実現できるアクティブマトリクス駆動方式が採用され、これに反射板が付随した構造となっている。

【0004】図19は、従来の一枚偏光板方式の反射型液晶表示装置を示す断面図である。以下、この図面に基づき説明する。

【0005】対向側基板1は、偏光板2、位相差板3、ガラス基板4、カラーフィルタ5、透明電極6等から構成されている。下部側基板7は、ガラス基板8、ガラス基板8上に形成されたスイッチング素子である逆スタガー構造の薄膜トランジスタ9、凹凸構造のベースとなる第一の絶縁層からなる凸形状10、その上に形成された第二の絶縁層であるポリイミド膜11、薄膜トランジスタ9のソース電極12に接続されるとともに反射板兼画素電極として機能する反射電極13等から構成されている。対向側基板1と下部側基板7との間に、液晶層14が位置する。

【0006】光源は反射光16を利用する。反射光16は、外部からの入射光15が、偏光板2、位相差板3、ガラス基板4、カラーフィルタ5、透明電極6、液晶層14を通過し、反射電極13で反射されるものである。

【0007】この反射型液晶表示装置の表示性能には、液晶透過状態のときに明るくかつ白い表示を呈することが要求される。この表示性能の実現には、様々な方位からの入射光15を効率的に前方へ出射させる必要がある。それゆえ、ポリイミド膜11に凹凸構造を形成することで、その上に位置する反射電極13に散乱機能を持たせることができる。したがって、反射電極13の凹凸構造の制御が、反射型液晶表示装置の表示性能を決めるのに重要となる。

【0008】図20及び図21は、従来の反射型液晶表示装置における反射電極の製造方法を示す断面図である。以下、この図面に基づき説明する。

【0009】薄膜トランジスタ製造工程では、まずガラス基板20上にゲート電極21を形成する(図20[a])。続いて、ゲート絶縁膜22、半導体層23、ドーピング層24を成膜する(図20[b])。続いて、半導体層23及びドーピング層24のアイランド25を形成し(図20[c])、ソース電極26、ドレイン電極27を形成する(図20[d])。その後、反射電極の製造工程に移る。

【0010】反射電極の製造工程では、まず感光性を有する有機系絶縁膜28を形成する(図20[e])。続いて、フォトリソグラフィを施すことにより反射電極形成領域に凸部29を形成し(図20[f])、加熱により凸部29をメルトさせて滑らかな凸形状30に変換する(図21[g])。続いて、この上部を有機系絶縁膜31で覆うことにより、より滑らかな凹凸面32を形成する(図21[h])。続いて、薄膜トランジスタのソ

ース電極に反射電極を電気的に接続するためのコンタクト部33を形成し(図21[i])、その後に反射電極34を形成する(図21[j])。この反射電極の製造方法は、例えば特公昭61-6390号公報、又はプロシーディングス・オブ・エスアイディー(Tohru koizumi and Tatsuo Uchida, Proceedings of the SID, Vol.29, 157, 1988)に開示されている。

【0011】

【発明が解決しようとする課題】図22は、図20[f]の工程における凸部29のパターンを示す平面図である。以下、この図面に基づき説明する。

【0012】凸部29は、一つ一つがどれとも接していない、すなわち孤立している。凸部29の大きさは、直径が1~20 $\mu$ m程度、高さが0.5~5 $\mu$ m程度と、極めて微細である。そのため、その後のプロセスである基板洗浄工程中又は熱プロセス若しくは成膜プロセス中に、下地と凸部29との密着性が劣化し、凸部29が剥れてしまうという問題があった。

【0013】したがって、所望の凹凸構造を反射電極領域に形成できなくなるので、反射電極の所望の光学特性が得られなくなる。すなわち、このような反射電極を用いた反射型液晶表示装置は、表示が暗くなったり、輝度むらが生じたりする。

【0014】また、凸部の剥れを防止するには、凸部下に密着性を改善するためのカップリング材を塗布することが考えられる。しかし、凸部下には薄膜トランジスタ、配線等が配置されているので、これらにカップリング材が悪影響を及ぼすことにより、スイッチング素子特性の信頼性低下を引き起こす。したがって、カップリング材を使用することは難しい。

【0015】

【発明の目的】本発明の目的は、反射電極の凹凸構造のベースとなる凸部の剥れを防止することにより、所望の凹凸構造を有する反射電極を形成でき、これにより高輝度及び高品位表示性能を達成した反射型液晶表示装置及びその製造方法を提供することにある。

【0016】

【課題を解決するための手段】本発明に係る反射型液晶表示装置は、透明な第一の基板と、この第一の基板上に設けられた透明電極と、第二の基板と、この第二の基板上に設けられるとともに表面に凹凸構造が形成された絶縁膜と、この絶縁膜上に前記凹凸構造を反映させた形状で設けられた反射電極と、前記第一の基板の前記透明電極側と前記第二の基板の前記反射電極側とで挟み込まれた液晶層とを備えたものである。そして、前記絶縁膜は、周囲を凸部によって囲まれて孤立した多数の凹部が不規則に配置された第一の絶縁層と、この第一の絶縁層の全体を覆う第二の絶縁層とを備えている。ここで、凹部とは、実質的に膜厚の無い部分であり、開口部、貫通孔等と言い換えることができる。

【0017】従来技術における第一の絶縁層の凸部は、一つ一つがどれとも接していない、すなわち孤立していた。そのため、全体の凸部のうちの一部分において下地との密着力が弱まると、その部分は簡単に剥れやすい。これに対し、本願発明における第一の絶縁層の凸部は、全体が網状に繋がっている。そのため、全体の凸部のうちの一部分において下地との密着力が弱まっても、その部分は周囲の凸部によって支持される。したがって、凸部の剥れが防止される。

【0018】換言すると、本発明における第一の絶縁層の凸部は、孤立した凹パターンが不規則に配置されたものである。従来技術における第一の絶縁層の凸部は、柱状の孤立した凸パターンが不規則に配置されたものであるため、その後の製造プロセス中に剥れやすかった。これに対し、本発明では、孤立した凹パターンが不規則に配置されることで、凸部と下地膜との接触面積を増加させることができるので、凸部はその後の製造プロセスにおいても剥れにくい。

【0019】また、前記凸部は、線状の凸パターンが不規則に配置されたものとしてもよい。この場合においても、凸部は、線状の凸パターンが不規則に配置されていることから、従来の柱状の凸パターンよりも下地膜との接触面積が増加するので、密着性が改善される。

【0020】また、前記凹凸構造は、1画素単位又は2以上の画素単位の不規則な凹凸形状が反射電極全領域で繰り返して形成されたものでもよい。これにより、反射特性の干渉現象を抑制することができるため、この反射電極を用いて作成した反射型液晶表示装置は、光源による波長依存性もなく、色特性の劣化もない、明るく高品位な表示性能が得られる。

【0021】また、前記凸部は、これを溶融させることで、滑らかな断面形状に変換してもよい。その後この凸部を覆うように第二の絶縁層を形成して凹凸構造を得、この凹凸構造上に形成した反射電極は、良好な反射光学特性を示し、更にこの反射電極を液晶セル内部に有する反射型液晶表示装置は明るい表示を実現できる。

【0022】また、前記第一又は第二の絶縁層が、スイッチング素子の保護膜を兼ねることで、スイッチング素子の外部からの汚染を防ぐことができるため、安定したスイッチング動作を実現できる。

【0023】また、前記第一及び第二の絶縁層のいずれか一方又は両方が、配線（ドレイン配線及びゲート配線のいずれか一方又は両方）を覆うことで、配線と反射電極とで発生する寄生容量を小さくすることができ、これにより反射型液晶表示装置のクロストーク等の発生を抑制することができる。

【0024】また、前記第一の及び第二の絶縁層のいずれか一方又は両方が光吸収性を有することで、隣接する反射電極間から入射した光を、前記光吸収体で吸収することができる。これにより、スイッチング素子への光照

射を防げるため、良好なスイッチング素子特性を得ることができ、その結果、高コントラストかつ高輝度表示特性を有する反射型液晶表示装置を実現できる。

【0025】また、前記第一及び第二の絶縁層のいずれか一方又両方に、その上の反射電極とその下のスイッチング素子とを電気的に接続するためのコンタクトホールを形成してもよい。この場合は、画素の最上部に反射電極を設けることができるため、反射電極の面積を大きくすることで高開口率化を達成でき、それゆえ、明るい表示性能を有する反射型液晶表示装置を実現できる。

【0026】また、感光性を有する有機系材料又は無機系材料を前記凸部に用いることで、凸部を形成するためのパターンニング工程を短縮できる。更に、感光性を有する有機系材料又は無機系材料を前記第二の絶縁層に用いることで、コンタクトパターンを形成するためのパターンニング工程を短縮でき、これによりプロセスの簡略化が図れるので、反射型液晶表示装置の低コスト化が実現できる。

【0027】更に、前記凹凸構造を形成する方法において、前記第一の絶縁層を形成する工程と、前記第一の絶縁層上にレジストパターンを形成するフォトリソ工程と、前記第一の絶縁層にエッチングを行う工程と、前記第一の絶縁層に残ったレジスト膜を剥離する工程と、エッチング後の前記第一の絶縁層を熱処理によりメルトさせることにより前記凹凸構造を滑らかにする工程と、メルト後の前記第一の絶縁層上に前記第二の絶縁層を形成する工程とを備えたものとしてもよい。これにより、滑らかで連続した凹凸構造を製造することができるので、凸部の膜剥れのない、均一な凹凸面を有する反射電極を実現できる。

【0028】また、前記凹凸構造を形成する方法において、感光性能を有する有機系絶縁材料又は無機系絶縁材料を用いて前記第一の絶縁層を形成する工程と、前記第一の絶縁層に凹凸パターンを形成するための露光工程と、前記第一の絶縁層にエッチング現象を行う現像工程と、エッチング現象後の前記第一の絶縁層を熱処理によりメルトさせることにより前記凹凸構造を滑らかにするメルト工程と、メルト後の前記第一の絶縁層上に前記第二の絶縁層を形成する工程とを備えたものとしてもよい。これにより、滑らかで連続した凹凸構造を製造することができるので、凸部の膜剥れのない、均一な凹凸面を有する反射電極を実現できる。

【0029】また、透明性電極を備えた絶縁性基板と、凹凸構造を有する絶縁膜上に形成された反射板を備えた絶縁性基板とで、液晶層を挟み込んだ構造よりなる反射型液晶表示装置において、前記第一の絶縁膜に形成される凹凸段差部は、該絶縁膜として感光性能を有する有機系絶縁膜又は無機系絶縁膜を形成する工程と、凹凸パターンを形成するための露光工程と、エッチングを行う現像工程と、その後、前記凹凸段差部を熱処理によりメルト

トさせるメルト工程と、さらにその上部に第2の絶縁膜を形成する工程により、滑らかで、且つ連続した凹凸構造が製造されることで、凹凸段差部のパターンニングにおいて、レジストプロセスにおけるレジスト塗布、剥離、エッチング工程を省くことができるため、プロセスの簡略化がはかれ、反射型液晶表示装置の低コスト化が実現できる。

【0030】また、前記コンタクトホールを形成する方法において、感光性能を有する有機系絶縁材料又は無機系絶縁材料を用いて前記第二の絶縁層を形成する工程と、前記コンタクトホールを前記第二の絶縁層に形成するためのパターンを形成する露光工程と、前記第二の絶縁層に対してエッチング現像を行うことにより前記コンタクトホールを形成する現像工程とを備えたものとしてもよい。これにより、コンタクトパターンのパターンニングにおいて、レジストプロセスにおけるレジスト塗布、剥離、エッチング工程を省くことができるため、プロセスの簡略化が図れるので、反射型液晶表示装置の低コスト化が実現できる。

【0031】

【発明の実施の形態】図1は、本発明に係る反射型液晶表示装置の第一実施形態を示す断面図である。以下、この図面に基づき説明する。

【0032】本実施形態の反射型液晶表示装置は、透明な第一の基板としてのガラス基板581と、ガラス基板581上に設けられた透明電極60と、第二の基板としてのガラス基板582と、ガラス基板582上に設けられるとともに表面に凹凸構造50が形成された絶縁膜44と、絶縁膜44上に凹凸構造50を反映させた形状で設けられた反射電極51と、ガラス基板581の透明電極60側とガラス基板582の反射電極51側とで挟み込まれた液晶層61とを備えたものである。そして、絶縁膜44は、周囲を凸部47によって囲まれて孤立した多数の凹部46が不規則に配置された第一の絶縁層45と、絶縁層45の全体を覆う第二の絶縁層49とを備えている。

【0033】凸部47は、全体が網状に繋がっている。そのため、全体の凸部47のうちの一部において下地との密着力が弱まっても、その部分は周囲の凸部47によって支持される。したがって、凸部47の剥れが防止される。

【0034】本実施形態では、互に対向する下部側基板7と対向側基板1との間に、液晶層61が設けられている。下部側基板7は、ガラス基板582上に形成されたスイッチング素子としての逆スタガー構造の薄膜トランジスタ40と、表面に凹凸構造50を有する絶縁膜44と、絶縁膜44上を覆うように形成された高反射効率金属からなる反射電極51とを有する。

【0035】薄膜トランジスタ40は、金属層41、絶縁層42、半導体層43等を成膜し、これらの膜に対し

てフォトリソグラフィ工程及びエッチング工程を施すことにより形成された、ゲート電極、ゲート絶縁膜、半導体膜、ソース電極、ドレイン電極より構成されている。また、薄膜トランジスタ40上に、有機系絶縁膜又は無機系絶縁膜を材料に用いた第一の絶縁層45が位置している。絶縁層45には、孤立した凹部46及び連続した凸部47が形成されている。凹部46及び凸部47は不規則に配置されている。第二の絶縁層49は、凹部46及び凸部47上を覆うことにより、その表面に凹凸構造50が形成されている。凹凸構造50上に反射率の高い金属を形成することで、高反射効率を有する反射電極51が形成されている。

【0036】反射電極51表面は凹凸構造50が反映され、反射電極51表面の凹凸傾斜角度の構成が反射光の光学特性を決定することとなる。それゆえ、凹凸構造50の傾斜角度は所望の反射光学特性が得られるように設計される。なお、このとき、凹凸構造50は、凸ピッチ、凹ピッチ、凸高さ、凹深さのいずれかについて、異なる2種以上の値で構成されていればよい。

【0037】反射電極51は、絶縁膜44に形成されたコンタクトホール52を介して、薄膜トランジスタ40のソース電極53と電気的に接続されているので、画素電極としての機能も有している。

【0038】次に、本実施形態の反射型液晶表示装置の動作について説明する。

【0039】白状態では、対向側基板1の外側から入射した入射光55が、偏光板56、位相差板57、ガラス基板581、カラーフィルタ59、透明電極60、液晶層61を通過して、反射電極51の凹凸面62の形状を反映した指向性に従って反射され、再び液晶層61、透明電極60、カラーフィルタ59、ガラス基板581、位相差板57、偏光板56を通過して、外側へ表示光63として戻される。一方、黒状態では、対向側基板1の外側から入射した入射光55が、白状態のときと同じように反射電極51で反射されるものの、偏光板56で遮断されることにより外側に出射されない。これにより光のON/OFF動作が可能となる。

【0040】次に、本実施形態の反射型液晶表示装置の変形例について説明する。

【0041】絶縁層45、49の両方又はいずれか一方に、その上の反射電極51とその下の薄膜トランジスタ40とを電気的に接続するためのコンタクトホール52を形成することで、画素の最上部に反射電極51を設けることができる。そのため、反射電極51の面積を大きくすることで高開口率化が達成でき、それゆえ、明るい表示性能を実現できる。

【0042】また、凸部47は、感光性を有する有機系材料又は無機系材料を用いてもよい。これにより、凸部47を形成するためのパターンニング工程を短縮できる。具体的には、感光性樹脂の形成、露光、現像エッチ

ングの工程で凸部47の形成が完了するので、従来のレジストプロセスを用いた場合に比べ、レジスト塗布、膜エッチング、レジスト剥離の工程を省略できる。

【0043】更に、絶縁層49は、感光性を有する有機系材料又は無機系材料としてもよい。これにより、コンタクトパターンを形成するためのパターンニング工程においても、従来のレジストプロセスに比べて短縮化できることから、プロセスの簡略化が図れる。

【0044】このような感光性樹脂膜としては、東京応化工業株式会社製の商品名「OFPR800」、日本合成ゴム株式会社製の商品名「PC339」等のアクリル系樹脂等がある。また、感光性絶縁材料は、これに限定されず、その他の有機系樹脂、又は無機系樹脂でもよい。

【0045】図2は本実施形態の反射型液晶表示装置における一画素分の第一の絶縁層を示す平面図であり、図2[1]が第一例、図2[2]が第二例である。以下、この図面に基づき説明する。

【0046】図2[1]の第一例では、周囲を凸部471によって囲まれて孤立した多数の凹部461が、不規則に配置されている。凹部461は、四角状に窪んでいる。図2[2]の第二例では、周囲を凸部472によって囲まれて孤立した多数の凹部462が、不規則に配置されている。凹部462は、不規則に配置された多数の線状の凸部472によって囲まれた部分からなる。

【0047】本実施形態では、凸部471、472と下地との接触面積を大きくできることから、下地膜との密着性を向上できるので、膜剥れの少ない良好な凸部471、472を実現できる。

【0048】図3は、本発明に係る反射型液晶表示装置の第二実施形態を示す説明図である。以下、この図面に基づき説明する。

【0049】本実施形態における凹凸パターンは、反射型液晶表示装置の1画素単位以上の範囲で不規則であればよく、例えばRGB又はRGBB等の3画素単位又は4画素単位の領域で不規則でもよい。更に、それ以上の画素数の領域で不規則な凹凸パターン65とし、これを繰り返して、パネル表示部全面に位置する反射板領域へ凹凸を構成してもよい。この場合、反射板パネル全面を完全な不規則パターンで形成した場合と同様の明るい反射板を得ることができる。

【0050】図3[a]は、1画素単位で全面表示領域に不規則配置パターンを繰り返した例である。図3

[b]は、2画素以上の単位で全面表示領域に不規則配置パターンを繰り返した例である。図3[b]の方が、不規則配置パターンを効率良く繰り返すことができるので、より望ましい。なお、本実施形態では孤立凹パターンについて実施したが、これに限定されない。例えば、前述した線状パターン等においても同様の効果が実現できる。

【0051】図4[1]は、本発明に係る反射型液晶表示装置の第三実施形態を示す断面図である。以下、この図面に基づき説明する。

【0052】本実施形態では、凸部形成後に熱処理を施して、凹凸形状を変化させることで、滑らかな凸部66としたものである。これにより、反射電極表面に形成される凹凸形状が、より滑らかとなることで、反射光学特性が良好となる。なお、滑らかで連続した凸部を形成する方法は、本実施形態で述べた熱処理に限られるものではなく、例えば凸部の材料に対して溶解性又は膨潤性を呈する溶液に、凸部を曝すようにしてもよい。

【0053】図4[2]は、本発明に係る反射型液晶表示装置の第四実施形態を示す断面図である。以下、この図面に基づき説明する。

【0054】薄膜トランジスタ40、配線67、ソース電極53、ドレイン電極54等を覆うように、絶縁層45、49が形成されている。薄膜トランジスタ40とコンタクトホール52を介して電氣的に接続された反射電極51が、絶縁層49を介して層間分離された構造となっている。絶縁層45、49は、保護膜としての機能を備えている。また、絶縁層45、49は、薄膜トランジスタ40に直接、接することで、薄膜トランジスタ40のパッシベーション膜として使用されている。なお、絶縁層45、49と薄膜トランジスタ40との間に、従来から薄膜トランジスタの保護膜として用いられている、シリコン窒化膜(SiN)又はシリコン酸化膜(SiO)を挿入してもよい。

【0055】図5は、本発明に係る反射型液晶表示装置の第五実施形態を示す断面図である。以下、この図面に基づき説明する。

【0056】図5[a]に示す従来構造では、反射電極51と配線67との間の間隔が小さいため、両者の間で発生する寄生容量が大きい。これに対して、図5[b]に示す本実施形態の場合、絶縁層45、49のいずれか一方又は両方が、配線67(ドレイン配線及びゲート配線のいずれか一方又はその両方)上を覆うように配置されている。すなわち、反射電極51と配線67との間に位置する絶縁膜に、絶縁層45、49を使えることから、1~5 $\mu$ m程度の厚さにできる。これにより、反射電極51と配線67との間で発生する寄生容量を小さくすることができるので、反射型液晶表示装置のクロストーク等の発生を抑制できる。

【0057】更に、図5[c]に示すように、配線67と反射電極51とをオーバーラップさせることにより、1画素当たりの反射電極51の面積をより大きくできるので、明るい表示性能を実現できる。なお、絶縁層45、49は、ゲート配線又はドレイン配線上に配置することに限定されず、例えば薄膜トランジスタ又はその電極上に配置されてもよい。

【0058】図6は、本発明に係る反射型液晶表示装置



の第六実施形態を示す断面図である。以下、この図面に基づき説明する。

【0059】第二の絶縁層81は、絶縁性能を有するものであれば有機系樹脂又は無機系樹脂でもよく、さらに透明性、着色性、光吸収性を有していてもよい。特に、絶縁層81が光吸収性を有する場合、隣接する反射電極51間から入射する光80を完全に絶縁層81で吸収できる。これにより、薄膜トランジスタ40への光入射を防ぐことができることにより、薄膜トランジスタ40特性の光オフリークを防止できるため、良好なスイッチング特性を有する反射型液晶表示装置を実現できる。

【0060】このときの光吸収性を有する絶縁層81は、凹凸構造を形成する絶縁膜に用いればよく、光が薄膜トランジスタ40へ照射されることを防ぐように配置されていれば同様な効果が得られることから、図示の位置に特に限定されるものではない。

【0061】ただし、反射電極51下に形成される滑らかな凹凸膜に感光性の光吸収層を用いれば、プロセスの簡略化が図れる。これらの材料として、東京応化工業株式会社製の商品名「ブラックレジスト」、「CFPR」、「BK-748S」、「BK-430S」等を使用すれば、良好な光吸収層の形成、及び良好な凹凸構造の形成ができる。また、その他のブラック樹脂材料としても同様の効果が得られる。さらに、光吸収層としては、光吸収性、光反射性の膜でもよく、金属材料、又は光を透過しない絶縁物若しくは無機化合膜でもよい。

【0062】図7及び図8は、本発明に係る反射型液晶表示装置の製造方法の第一実施形態を示す断面図である。以下、これらの図面に基づき説明する。

【0063】これらの図は、スイッチング素子基板側の製造工程を示している。なお、本実施形態では、スイッチング素子として逆スタガー構造の薄膜トランジスタを使用している。

【0064】本実施形態におけるTFT基板の製造工程は、[a]電極材の形成、[b]ゲート電極90の形成、[c]ゲート絶縁膜91、半導体層92、ドーピング層93の形成、[d]アイランド94の形成、[e]電極材の形成、[f]ソース電極95、ドレイン電極96の形成、[g]第一の絶縁層97の形成、[h]凸部98の形成、[i]表面形状変換プロセス処理、[j]第二の絶縁層99の形成、[k]コンタクトホール100の形成、[l]反射電極101の形成からなる。

【0065】更に、工程[h]は、絶縁層97上への(1)レジスト形成、(2)凹凸用レジストパターン形成、(3)凸部98形成、(4)レジスト剥離、の各工程処理からなる。このときの凸部98の段差は、工程[g]における絶縁層97の膜厚で制御できる。それゆえ、凹凸段差は、所望とする反射板光学特性に必要な高さにより決定すればよく、0.4~5 $\mu$ mの範囲であれば良好な反射光学特性が得られる。

【0066】また、工程[i]の表面形状変換プロセス処理では、150~300℃程度の熱処理を行うことで、パターン形成後の凸部98表面をメルトさせ、滑らかな形状に変換させる。なお、表面形状変換プロセス処理では熱処理に限定されず、その他の処理、例えば、薬品による溶融処理等を用いてもよい。

【0067】また、反射電極101としては、高効率金属であるAl材を用いたが、銀材、又は銀合金を用いれば、更に高い反射効率を得られるため、明るい反射性能が実現できる。なお、スイッチング素子としては、順スタガー構造薄膜トランジスタ又はMIMダイオード等を用いてもよい。また、逆スタガー構造薄膜トランジスタにおいても本実施形態で示した構造に限定されるものではなく、これ以外の構造を有したものでよい。また、スイッチング素子を有する下部側基板と対向側基板にガラス基板を使用したが、これに限定されず、これ以外の基板、例えばプラスチック基板、セラミクス基板、半導体基板等でもよい。

【0068】次に、本発明に係る反射型液晶表示装置の製造方法の第二実施形態を説明する。

【0069】本実施形態では、第一及び第二の絶縁層に感光性能を有している材料を用いたことによりレジストプロセスが不要になる点を除き、図7及び図8の第一実施形態と同一である。

【0070】本実施の形態において、第一の絶縁層97に感光性樹脂を用いることで、凸部98の形成を行うにあたり、感光性樹脂を直接、露光、現像によりパターン加工ができることから、レジスト塗布、剥離工程を簡略化できる。更に、第二の絶縁層99に感光性樹脂を用いることで、コンタクトホール100の形成を行うにあたり、同様にパターン形成工程の簡略化できる。それゆえ、図7及び図8の第一実施形態に示した製造工程数よりも大幅な短縮化ができ、その結果、反射型液晶表示装置を低コストで提供することができる。

【0071】

【実施例】(実施例1)図9及び図10は、本発明に係る反射型液晶表示装置の実施例1を示す断面図である。以下、これらの図面に基づき説明する。

【0072】本実施例では、スイッチング素子として順スタガー構造の薄膜トランジスタを採用した。本実施例の反射型液晶表示装置製造は、以下の工程に従って製造される。

[a]ガラス基板上にCrをスパッタリング法により50nm形成。

[b]ソース電極200、ドレイン電極201の形成(1PR)。PRとは、フォトリソの略である。

[c]ドーピング層202を100nm、半導体層203を100nm、絶縁膜204を50nm、プラズマCVDにより成膜。

[d]アイランド205形成(2PR)。

[e] ゲート絶縁膜204を350nmプラズマCVDにより成膜。

[f] Cr206をスパッタリング法により50nm形成。

[g] ゲート電極207の形成。

[h] 第1の有機絶縁膜208(3 $\mu$ m)の形成。

[i] 凸部209のパターン形成(3PR)。

[j] 第2の有機絶縁膜210(1 $\mu$ m)の形成。

[k] コンタクトホール211の形成(4PR)。

[l] アルミニウムをスパッタリング法により300nm形成。

[m] 反射画素電極板212の形成(5PR)。

【0073】なお、工程[c]において、本実施例で使用するゲート絶縁膜にはシリコン窒化膜、半導体層にはアモルファスシリコン膜、ドーピング層にはn型化アモルファスシリコン膜を使用した。これらのプラズマCVD条件は、以下に示すように設定した。シリコン酸化膜の場合、反応ガスにシランと酸素ガスをを用い、ガス流量比(シラン/酸素)0.1~0.5程度、成膜温度200~300℃、圧力133Pa、プラズマパワー200Wとした。シリコン窒化膜の場合、反応ガスにシランとアンモニアガスをを用い、ガス流量比(シラン/アンモニア)0.1~0.8、成膜温度250℃、圧力133Pa、プラズマパワー200Wとした。アモルファスシリコン膜の場合、反応ガスにシランと水素ガスをを用い、ガス流量比(シラン/水素)0.25~2、成膜温度200~250℃、圧力133Pa、プラズマパワー50Wとした。n型化アモルファスシリコン膜の場合、反応ガスにシランとホスフィンを用い、ガス流量比(シラン/ホスフィン)1~2、成膜温度200~250℃、圧力133Pa、プラズマパワー50Wとした。

【0074】また、工程[d]のアイランド形成では、シリコン窒化膜及びアモルファスシリコン層には、ドライエッチングを採用した。工程[g]のゲート電極の形成の際、Cr層のエッチングには、過塩化水素酸と硝酸第2セリウムアンモニウムの混合水溶液を用いた。また、シリコン窒化膜のエッチングには、エッチングガスに四塩化フッ素と酸素ガスをを用い、反応圧力0.665~39.9Pa、プラズマパワー100~300Wとした。また、アモルファスシリコン層のエッチングには、塩素と水素ガスをを用い、反応圧力0.665~39.9Pa、プラズマパワー50~200Wとした。また、フォトリソ工程では、全て通常のレジストプロセスを用いた。

【0075】本実施例においては、ソース電極及びドレイン電極にCr、ゲート電極にCr金属を用いたが、各電極材料はこれらに限定されない。これ以外の電極材として、Ti、W、Mo、Ta、Cu、Al、Ag、ITO、ZnO、SnO等の単層膜、又はこれらの電極の組み合わせによる積層膜を採用してもよい。

【0076】本実施例では、反射板下部に形成される凹凸は、工程[i][j]で作り込まれる。このときの形成方法を示す。

【0077】工程[h]で形成した第1の有機絶縁膜208上に、レジスト膜2 $\mu$ mを形成し、露光及び現像プロセスにより、連続した線状のパターンが不規則に配置されたレジストパターンを形成する。続いて、有機絶縁膜208をエッチング処理し、レジスト剥離することにより凸部209を形成できる。図11に、パネル表示領域のパターン、及びその拡大図を示す。図11において、符号215は連続した線状の凸部、符号216は孤立した凹部である。

【0078】工程[h]の有機系絶縁膜208には、本実施例の場合、ポリイミド膜(日産化学工業株式会社製の商品名「RN-812」)を使用した。塗布条件は、スピン回転数1200rpm、仮焼成温度90℃かつ仮焼成時間10分間とし、本焼成温度250℃かつ本焼成時間1時間とした。一方、このパターン形成に使用した前記レジストの場合、スピン回転数1000rpm、仮焼成温度90℃かつ仮焼成5分間、その後、露光、現像によりパターン形成後、ポストバーク90℃かつ30分間処理した。該レジストパターンをマスク層として行った該ポリイミド膜のドライエッチング条件は、エッチングガスに四塩化フッ素と酸素ガスをを用い、ガス流量比(四塩化フッ素/酸素)0.5~1.5、反応圧力0.665~39.9Pa、プラズマパワー100~300Wとした。なお、フォトリソ工程は、全て通常のレジストプロセスを用いた。

【0079】工程[k]のコンタクトホール211形成においては、レジストプロセスを用いて、パターン形成を行った。なお、このとき、コンタクトホール211形成のために、第2の有機絶縁膜210であるポリイミド膜とゲート絶縁膜204であるシリコン窒化膜とを、ドライエッチングプロセスによりエッチングした。

【0080】また、第1の有機絶縁膜208と第2の有機絶縁膜210に同一の有機樹脂材料を用いたが、異なる材料を用いても同様に凹凸絶縁層を形成できる。第1の有機絶縁膜と第2の有機絶縁膜に、アクリル樹脂とポリイミド樹脂、シリコン窒化膜とアクリル樹脂、シリコン酸化膜とポリイミド樹脂などの、無機系樹脂と有機系樹脂の組み合わせ、又はその逆の組み合わせを用いても実現できた。

【0081】本実施例では、その後、反射効率の高く、TFTプロセスとの整合性がよいアルミニウム金属を形成し、これをパターン形成することで、画素電極兼反射板としての反射電極212を形成した。このときのアルミニウムにはウェットエッチング処理を行い、エッチング液には60℃に加熱したリン酸、酢酸及び硝酸からなる混合液を使用した。

【0082】なお、反射電極212表面の凹凸最大段差

は1 $\mu$ m程度で、凹凸の平面形状はランダムな形状になっている。その後、上記TFT基板と、透明導電膜のITOで形成された透明電極を有する対向基板とを、各々の膜面が対向するようにして重ね合わせた。なお、TFT基板及び対向基板は、配向処理が施され、プラスチック粒子等のスペーサを介して、パネル周辺部にエポキシ系の接着剤を塗ることにより張り合わされた。その後液晶を注入し液晶層とすることで、反射型液晶表示装置を製造した。

【0083】反射電極212は、凸部209の剥れもないことから、均一で、光散乱性のよい反射性能を有している。したがって、反射電極212を用いた反射型液晶表示装置の表示性能は、新聞紙よりも明るい白表示を有するモノクロ反射型パネルを実現することができた。また、対向基板側に、RGBカラーフィルタを設置した場合、明るいカラー反射型パネルを実現した。

【0084】また、本実施例の凹凸の高低差（凸部209の高さ）は、上記に限定されるものではない。該凹凸の高低差は、広い範囲で変えることができるため、本発明の凹凸構造を用いることで、反射板性能の指向性を大きく変えた反射型液晶表示装置を提供できる。

【0085】また、本実施例では、第1の有機絶縁膜208に形成されるパターンに線状パターンが用いられたが、これに限定されない。図12に示す孤立した凹部のパターンを用いても、同様の表示性能を有する反射型液晶表示装置が実現できた。

【0086】（実施例2）図13及び図14は、本発明に係る反射型液晶表示装置の実施例2を示す断面図である。以下、これらの図面に基づき説明する。

【0087】本実施例におけるスイッチング素子には逆スタガー構造の薄膜トランジスタを採用した。本実施例の反射型液晶表示装置製造は、以下の工程に従って製造される。

[a] ガラス基板230の上に、Crをスパッタリング法により50nm形成。

[b] ゲート電極231の形成（1PR）。

[c] ゲート絶縁膜232を400nm、半導体層233を100nm、ドーピング層234を100nm、プラズマCVDにより成膜。

[d] アイランド形成235（2PR目）

[e] Cr、ITO層をスパッタリング法によりそれぞれ50nm形成。

[f] ソース電極236、ドレイン電極237の形成（3PR目）。

[g] 第1の有機絶縁膜238（3 $\mu$ m）の形成。

[h] 凸部239の形成（4PR）。

[i] 第2の有機絶縁膜240（1 $\mu$ m）の形成。

[j] コンタクトホール241の形成（5PR）。

[k] アルミニウム242をスパッタリング法により300nm形成。

[l] 反射電極243の形成（6PR目）。

[m] ゲート線端子だし（7PR目）。

【0088】本実施例における凸部239は、工程[h]で形成される。このときの形成方法は実施例1と同一条件とした。本実施例においては、トランジスタ構造に逆スタガー構造を採用したため、実施例1に対して工程数が増加している。

【0089】なお、本実施例における反射電極243の開口率は、86%で製造した。その後、上記TFT基板と、透明導電膜のITOで形成された透明電極を有する対向基板とを、各々の膜面が対向するようにして重ね合わせた。なお、TFT基板と対向基板とはそれぞれ配向処理が施され、両基板はプラスチック粒子等のスペーサを介して、パネル周辺部にエポキシ系の接着剤を塗ることにより、張り合わされた。その後、液晶を注入することで、反射型液晶表示装置を製造した。

【0090】本実施例における反射型液晶表示装置の場合においても、実施例1の場合と同様にスイッチング素子にプロセスダメージを与えることがなく、これにより良好な素子特性を得ることができ、且つ所望の凹凸反射板構造を得ることができた。その結果、本実施例で製造されたカラー反射型パネルは、明るい高品位表示を有した。

【0091】（実施例3）図15及び図16は、本発明に係る反射型液晶表示装置の実施例3を示す断面図である。以下、これらの図面に基づき説明する。

【0092】本実施例の特徴は、反射電極下に位置する凸部が滑らかな凹凸形状で形成されている点にある。本実施例の製造方法では、反射電極下に位置する凹凸を滑らかな形状に変換するプロセスが付加される以外は、実施例1又は実施例2と全く同一である。つまり、実施例1における工程[i]又は実施例2における工程[h]の凹凸パターン形成後に、熱処理工程が加わる。

【0093】本実施例では、凹凸形成後の熱処理工程として、窒素雰囲気中でオープンにより260℃かつ1時間の処理を行った。これにより、凹凸の傾斜角度は、熱処理前に60～80度程度であったものが、熱処理後10～40度程度まで変化した。得られた凹凸形状は、矩形状からサインカーブ状の滑らかな凸部250に変換された。なお、本実施例における反射型液晶表示装置の場合、凹凸表面の凹凸傾斜角度の平均値は8度程度となるように設定された。また、前記熱処理工程のベーク温度を変化させることで、凹凸傾斜角度を制御できる。

【0094】また、最終的に反射電極表面に形成される凹凸の高低差は、実施例1及び実施例2と同様に1 $\mu$ mに設定した。ただし、凹凸の高低差を更に大きくすることで、得られる反射電極の光学特性は散乱性の非常に強いものが得られる。この場合、特に大きな画面サイズを有するものに適用することで、パネル表示特性の明るさに対する視野依存性が小さいため、見やすい反射型液晶

表示装置を得ることができる。また、凹凸の高低差を小さくすることで、反射電極の光学特性は指向性の強いものが得られる。この場合、比較的画面サイズの小さい携帯情報機器用の反射型液晶表示装置に適用することで、より明るい表示特性を実現できる。このように、使用目的又はパネル表示面積に応じて、凹凸表面構造を自由に制御できる。

【0095】また、本実施例の絶縁膜は、その上に位置する反射電極と、その下に位置するスイッチング素子との間にあることで、スイッチング素子の保護膜として機能している。

【0096】(実施例4) 本実施例の特徴は、反射電極下に位置する絶縁層に感光性を有する有機系絶縁膜を用いた点である。本実施例における反射型液晶表示装置の製造プロセスは、反射電極下の絶縁層に感光性樹脂(本実施例では感光性アクリル樹脂)が使用される以外は、実施例1又は実施例2と全く同一である。すなわち、異なる点は、実施例1では工程[h][j]、実施例2では工程[g][i]において形成される絶縁層に、感光性膜を使用するところにある。

【0097】感光性膜の工程を加えるだけで、凹凸形成工程は、感光性膜の形成工程、感光成膜への直接露光工程、エッチング現像工程、及び熱処理によるメルト工程となる。これにより、実施例1、2、3で行われた凹凸形成工程に比べて、レジスト塗布、レジスト現像、レジスト剥離工程の必要性が全くないことから、プロセスの簡略化ができる。

【0098】本実施例では、感光性材料として、感光性アクリル樹脂を使用した。これに限定されることはない。その他の感光性材料、例えば、感光性有機樹脂、感光性無機膜等でも同様の効果が実現できた。なお、感光性材料としては、東京応化工業株式会社製の商品名「OFPR800」、シブレー社製の商品名「LC100」、日本合成ゴム株式会社製の商品名「オプターシリーズ」、日産化学工業株式会社製の商品名「感光性ポリイミド」等を使用しても同様の凹凸絶縁層が得られた。

【0099】(実施例5) 本実施例では、スイッチング素子として逆スタガー構造の薄膜トランジスタを採用した。本実施例における基本製造プロセスは、第1の絶縁層と第2の絶縁層とに感光性樹脂膜を用いる点、並びに凸部及びコンタクトホール形成の際にレジストプロセスが省かれる点以外は、図15及び図16と同じである。本実施例の反射型液晶表示装置は、以下の工程に従って製造される。

【0100】[a] ガラス基板上にCrをスパッタリング法により50nm形成。

[b] ゲート電極の形成(1PR)。

[c] ゲート絶縁膜を400nm、半導体層を100nm、ドーピング層を100nm、それぞれプラズマCVDにより成膜。

[d] アイランド形成(2PR目)。

[e] Cr、ITO層をスパッタリング法によりそれぞれ50nm形成。

[f] ソース電極、ドレイン電極、凹凸形成用電極の形成(3PR目)。

[g] 感光性アクリル樹脂(3μm)の形成。

[h] 感光性アクリル樹脂への凹凸パターン露光(4PR)。

[i] 現像エッチング工程による凹凸の形成。

[j] 感光性アクリル樹脂へのコンタクトパターン露光(5PR)。

[k] 現像エッチング工程によるコンタクトの形成。

[l] アルミニウムをスパッタリング法により300nm形成。

[m] 反射画素電極板の形成(6PR目)。

[n] ゲート線端子だし(7PR目)。

【0101】その後、対向基板を重ね合わせることで反射型液晶表示装置を製造した。得られた反射型液晶表示装置は、明るい高品位カラー表示を実現することができた。

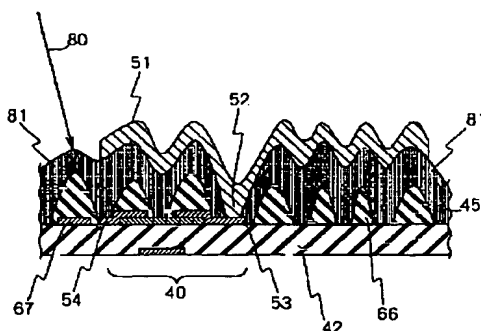
【0102】工程[h]において、その凸部形成に使用したパターンを図17に示す。連続した線状パターンを使用し、ゲート配線及びドレイン配線上を覆うように、第1の絶縁層と第2の絶縁層とをパターン形成した。これにより、反射電極と配線との間で発生する寄生容量を小さくできるので、良好なパネル表示性能が得られた。また、図18に示す孤立した凹パターンを使用した場合にも、同様の表示性能を有する反射型液晶表示装置が得られた。なお、図17及び図18において、符号215は連続した線状の凸部、符号216は孤立した凹部、符号260は配線上の線状の凸部、符号261はゲート配線上の線状の凸部、符号262はドレイン配線上の線状の凸部である。

【0103】なお、全図面において、同一部分には同一符号を付すことにより重複説明を省略した。

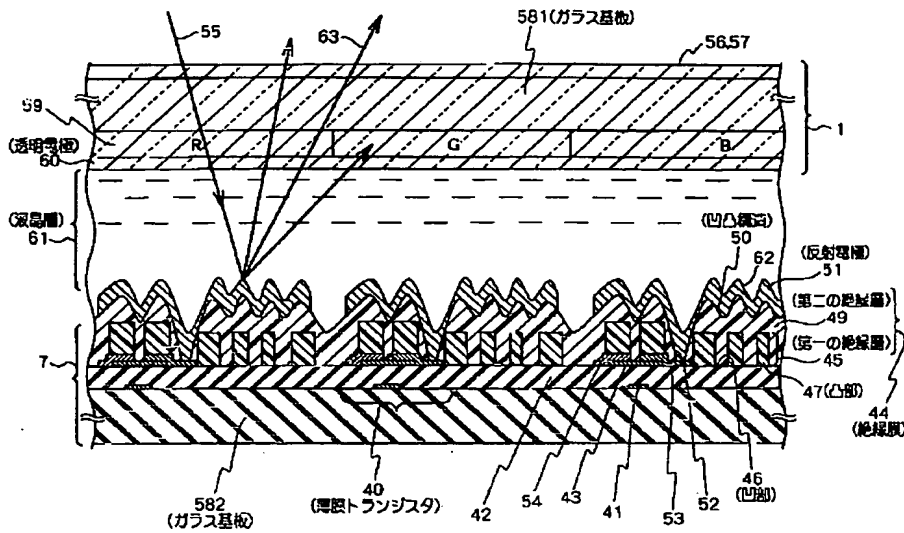
【0104】

【発明の効果】本発明に係る反射型液晶表示装置及びその製造方法によれば、反射電極下の絶縁膜の凸部全体が網状に繋がっていることにより、全体の凸部のうち的一部分で下地との密着力が弱まって、その一部分が周囲の凸部によって支持されるので、凸部の剥れを防止できる。

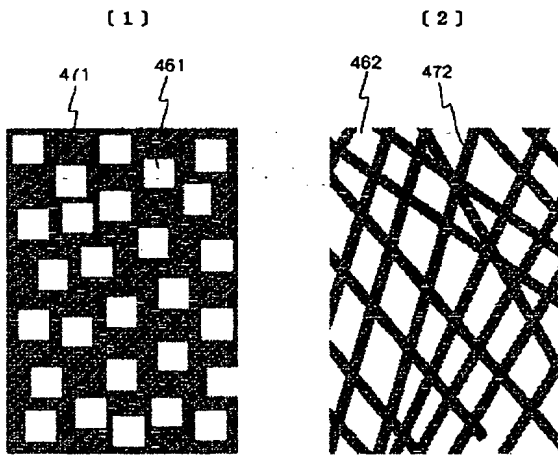
【0105】換言すると、第一の絶縁層に形成される凸部は、孤立した凹部又は連続した線状の平面パターンで構成されていることから、凸部と下地との接触面積を大きくできるので、下地膜との密着性を向上できる。したがって、膜剥れのない良好な凸部を実現できる。また、この凸部の上に形成された反射電極を用いて製造される反射型液晶表示装置は、均一で所望の反射光学特性を有する高品位表示を実現することができる。



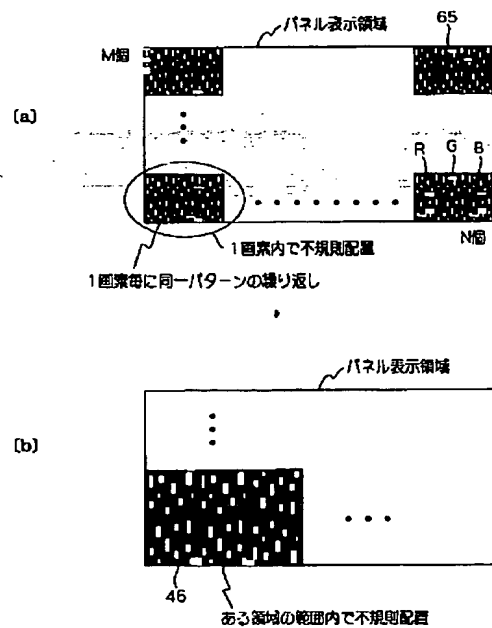
【図1】



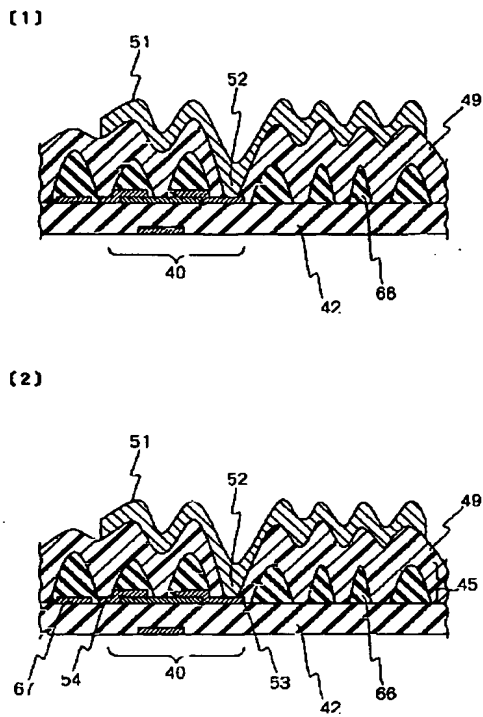
【図2】



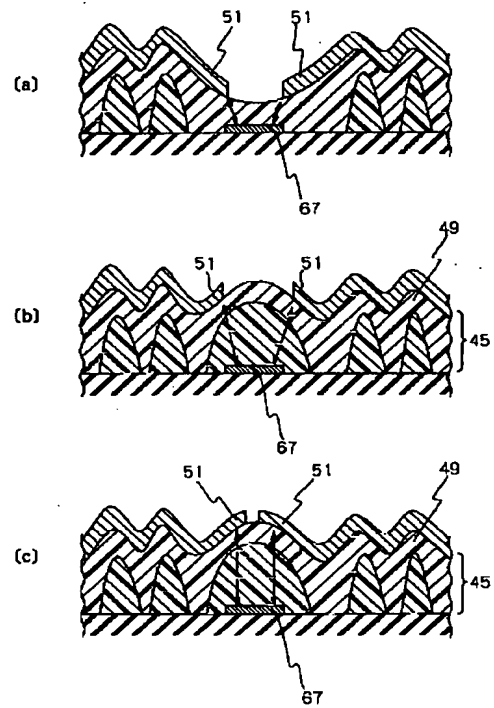
【図3】



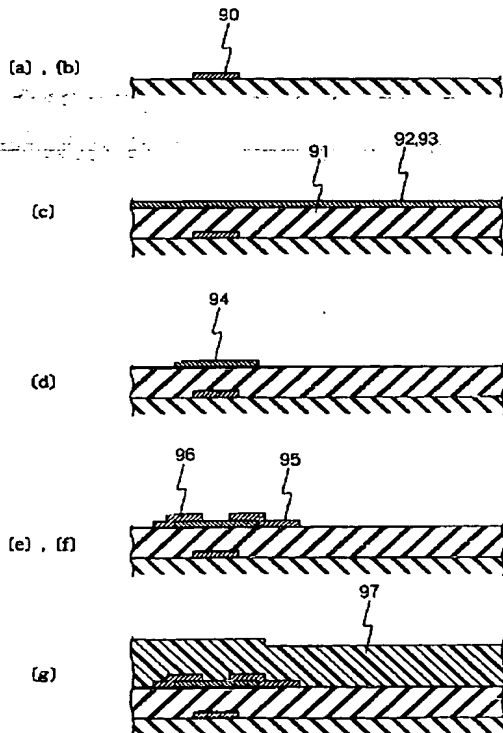
【図4】



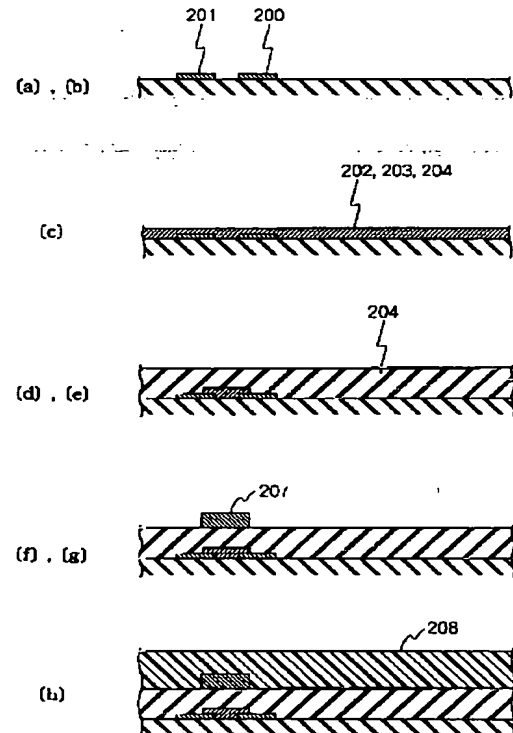
【図5】



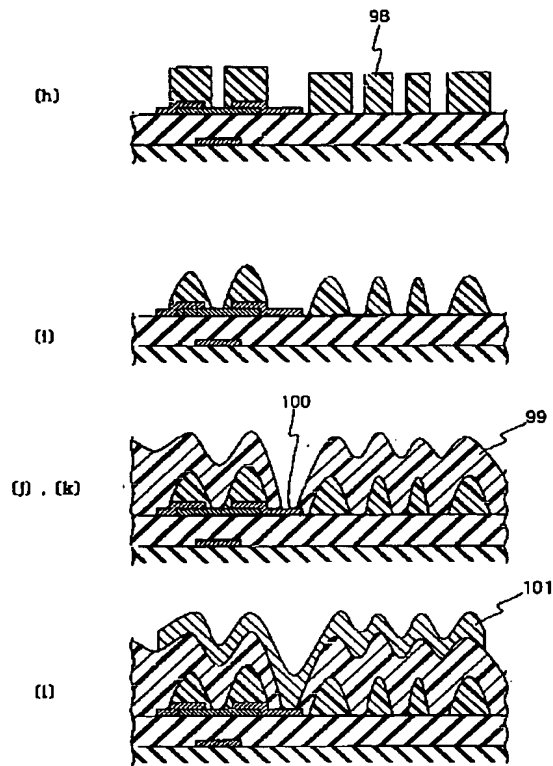
【図7】



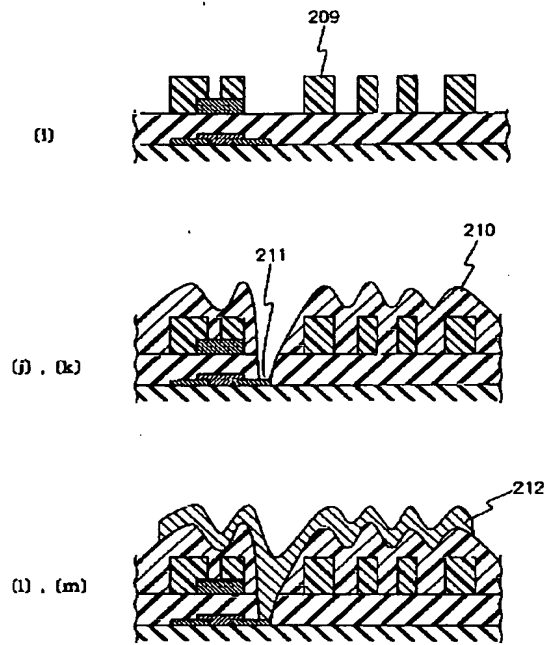
【図9】



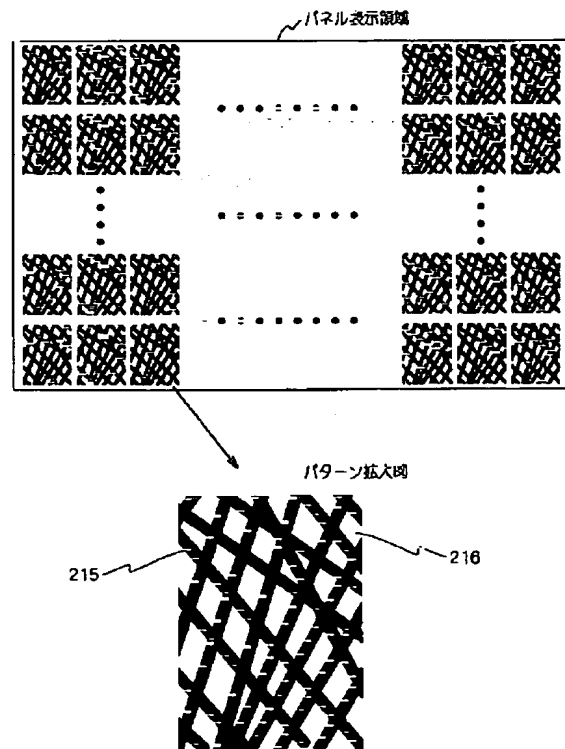
【図8】



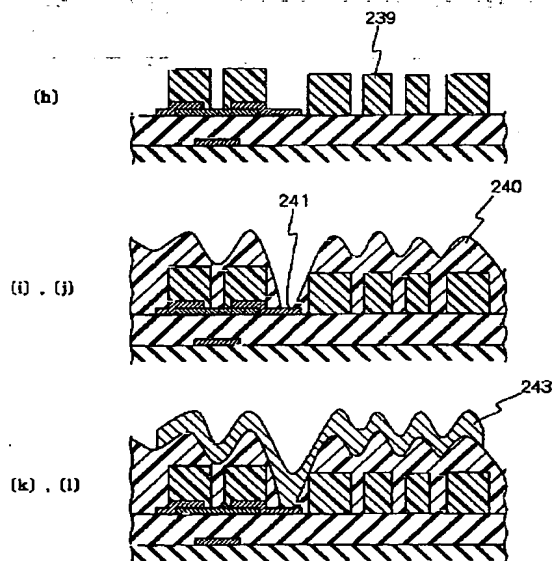
【図10】



【図11】

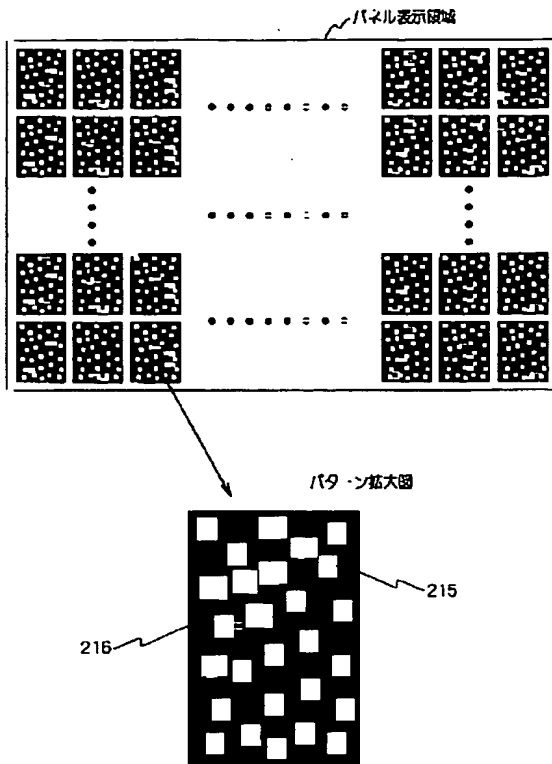


【図14】

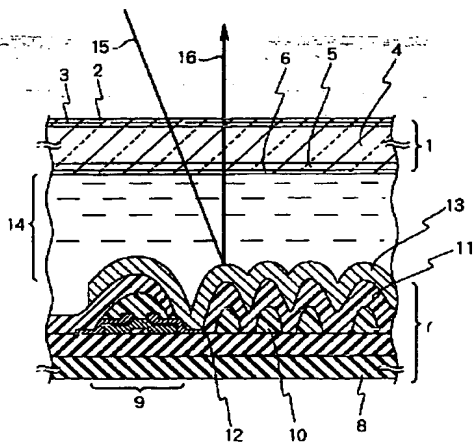




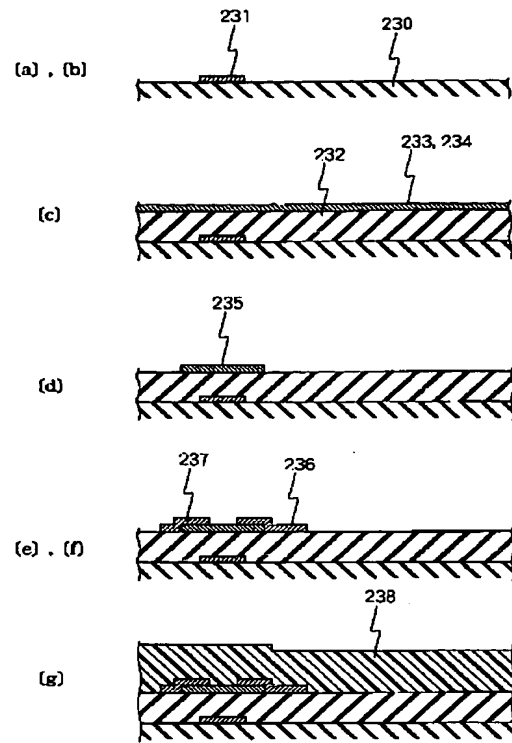
【図12】



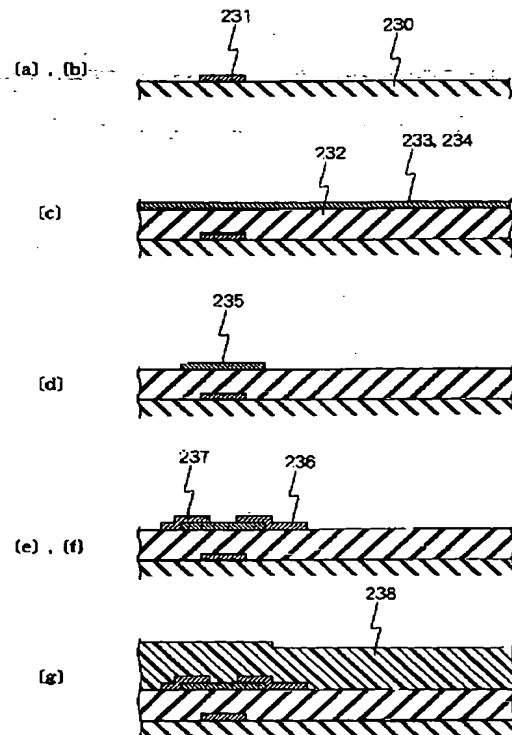
【図19】



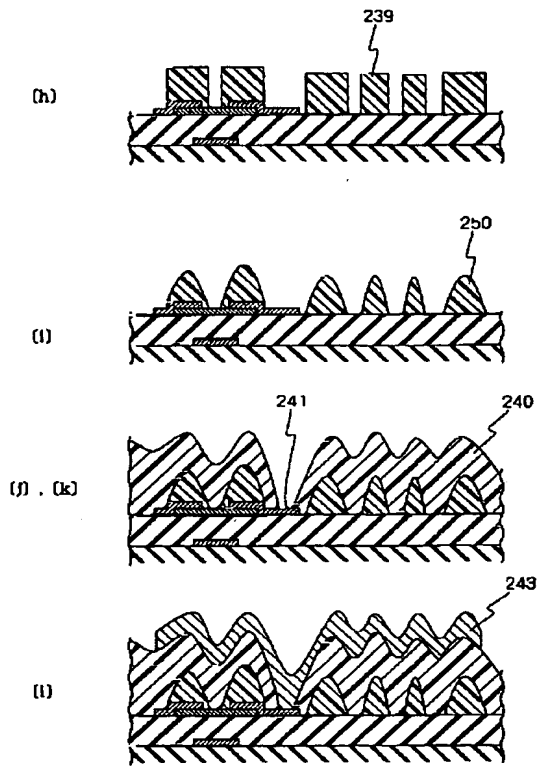
【図13】



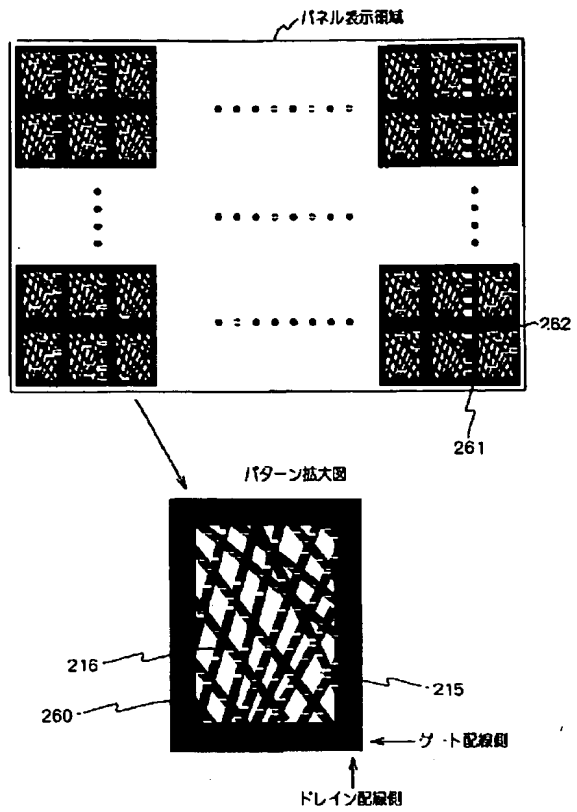
【図15】



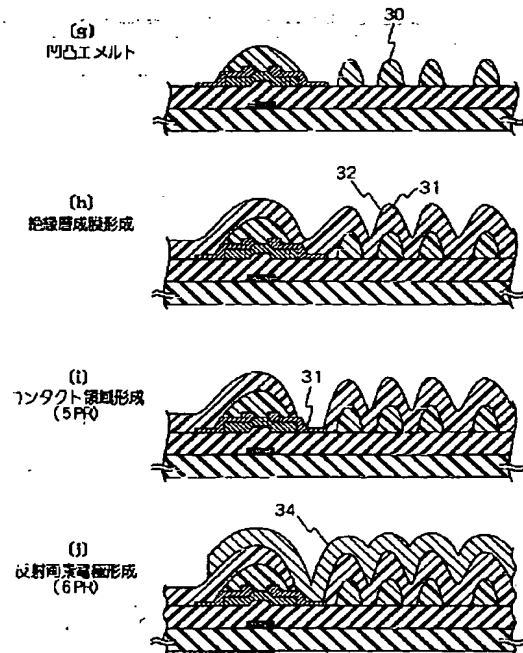
【図16】



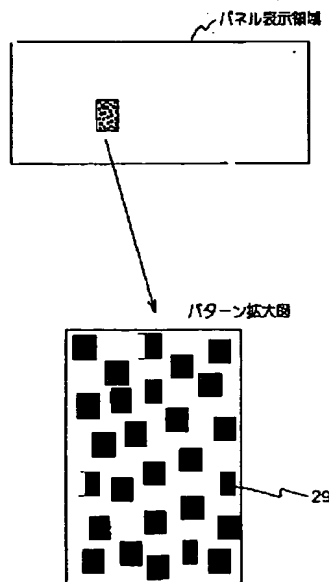
【図17】



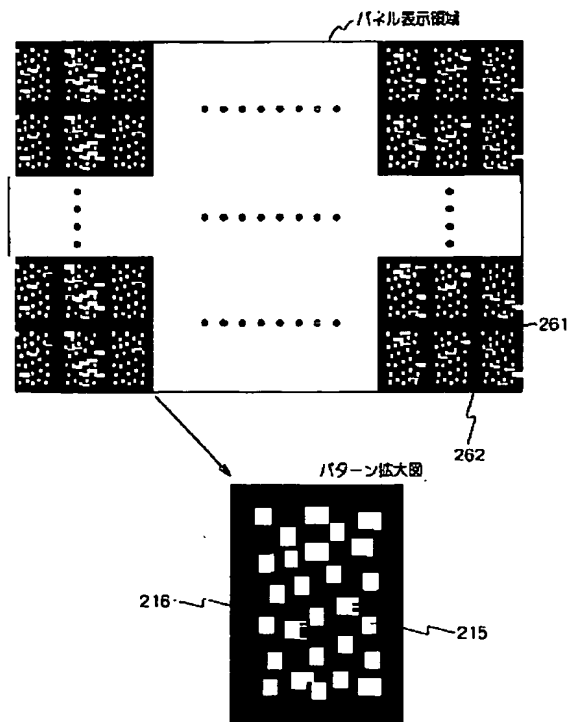
【図21】



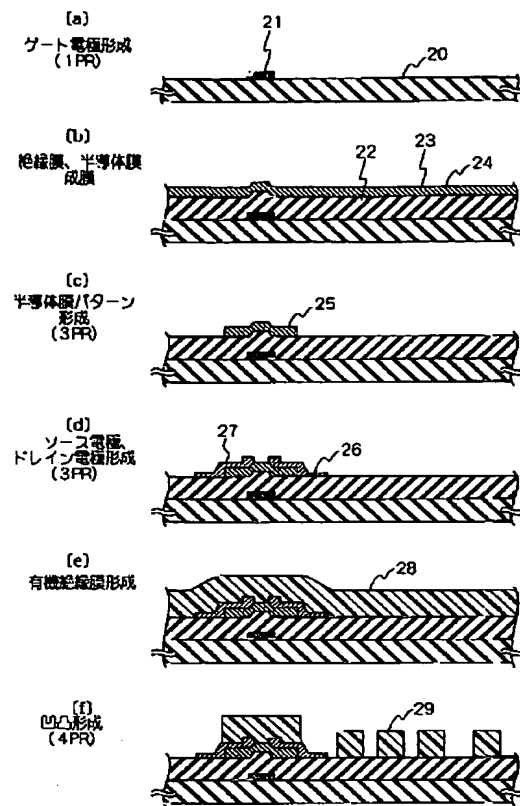
【図22】



【図18】



【図20】



フロントページの続き

(72)発明者 鈴木 照晃  
東京都港区芝五丁目7番1号 日本電気株式会社内  
(72)発明者 吉川 周憲  
東京都港区芝五丁目7番1号 日本電気株式会社内

Fターム(参考) 2H091 FA16Y FB04 FB06 LA16  
LA30  
2H092 GA19 HA02 JA26 JA46 JB08  
JB51 JB56 JB57 KB04 KB13  
KB24 MA15 MA17 NA01 NA18  
5G435 AA00 AA09 BB12 BB16 EE33  
FF03 FF14 HH02 HH12 HH14  
KK05